

Polytech Ge Sous Traitance - Feature #8804

Vérification de saisie de schémas électroniques

10/14/2017 01:32 PM - Lambert Seguin

Status:	Closed	Start date:	10/23/2017
Priority:	Normal	Due date:	
Assignee:	Jacques Fouh Mbindi	% Done:	100%
Category:	300	Estimated time:	0.00 hour
Target version:	Itération no2		
Description			
Le projet consiste à re-créeer une carte électronique déjà existante en changeant le microcontrôleur.			
Cette tâche a pour but de trouver sur quelles entrées/sorties du nouveau microcontrôleur peut-on relier les signaux nécessaires au bon fonctionnement de la carte.			
Il faudra pour ça étudier les datasheets des 2 microcontrôleurs et trouver les équivalences nécessaires.			
Subtasks:			
Task # 8869: Vérification de saisie de schémas électroniques			Closed
Related issues:			
Copied from Feature # 8727: Vérification de saisie de schémas électroniques			Closed 10/02/2017

History

#1 - 10/14/2017 01:32 PM - Lambert Seguin

- Copied from Feature #8727: Vérification de saisie de schémas électroniques added

#2 - 10/18/2017 11:06 PM - Jacques Fouh Mbindi

- Story points changed from 2.0 to 3.0

#3 - 10/23/2017 02:07 PM - Lambert Seguin

- File *Renesas_kicad_23_10_2017.pdf* added

Voici le dernier schéma à valider. Il y aura surement de petites retouches pour les versions prochaines qui seront décrites le jour ou elles prendront effet.

#4 - 10/23/2017 05:18 PM - Brandon AUDIN

- File *Sous-Traitance - PinOut.xlsx* added

le travail effectué jusqu'à maintenant, il manque les registres à configurer seulement. Les lignes en rouge sont les lignes à ajouter au schéma.

#5 - 10/23/2017 11:49 PM - Jacques Fouh Mbindi

- Status changed from New to In Progress

#6 - 10/25/2017 05:27 PM - Brandon AUDIN

- File *Sous-Traitance - PinOut.xlsx* added

avancement

#7 - 11/06/2017 01:43 PM - Jacques Fouh Mbindi

- Status changed from *In Progress* to *Feedback*

#8 - 11/07/2017 05:59 PM - Lambert Seguin

- Status changed from *Feedback* to *Closed*

Files

Renesas_kicad.pdf	188 KB	10/13/2017	Lambert Seguin
BLDC_4.pdf	842 KB	10/13/2017	Lambert Seguin
drv8302.pdf	302 KB	10/13/2017	Lambert Seguin
irfs7530-7ppbf.pdf	566 KB	10/13/2017	Lambert Seguin
datasheet_STM32.pdf	5.84 MB	10/13/2017	Lambert Seguin
r01ds0262eu0080_synergy_s7g2.pdf	1.31 MB	10/13/2017	Lambert Seguin
Renesas_kicad_23_10_2017.pdf	227 KB	10/23/2017	Lambert Seguin
Sous-Traitance - PinOut.xlsx	16.2 KB	10/23/2017	Brandon AUDIN
Sous-Traitance - PinOut.xlsx	16.7 KB	10/25/2017	Brandon AUDIN