

## Polytech Ge Sous Traitance - Task #11704

Feature # 11648 (Closed): Simulation d'un circuit de détection de défauts sous PSIM

### Prise en main du logiciel et définition du besoin avec le client

11/05/2019 01:49 PM - Loic LUCOTTE

<b>Status:</b>	Closed	<b>Start date:</b>	10/23/2019
<b>Priority:</b>	Normal	<b>Due date:</b>	
<b>Assignee:</b>	Haosheng ZHANG	<b>% Done:</b>	0%
<b>Category:</b>		<b>Estimated time:</b>	4.00 hours
<b>Target version:</b>	Deuxième Itération 2019		
<b>Description</b>			

#### History

#1 - 11/05/2019 01:50 PM - Loic LUCOTTE

- Status changed from New to In Progress

#2 - 11/08/2019 02:50 PM - Loic LUCOTTE

- Status changed from In Progress to Closed

- Remaining (hours) changed from 4.0 to 0.0