

Polytech Ge Sous Traitance - Feature #11648

Simulation d'un circuit de détection de défauts sous PSIM

10/23/2019 05:13 PM - Zachary Schiano

Status:	Closed	Start date:	10/23/2019
Priority:	Normal	Due date:	
Assignee:	Loic LUCOTTE	% Done:	100%
Category:		Estimated time:	8.00 hours
Target version:	Deuxième Itération 2019		
Description			
<p>En tant que développeurs sur le projet trade-off de systèmes de protection HW, nous souhaiterions que vous simuliez le circuit de détection de défauts ci-joint sous le logiciel PSIM. Vous ne ferez un compte rendu sur le comportement du signal nOV en fonction de variation sur l'entrée P48V_F (qui doit varier de 48V à 57V par pas de 1V). Vous nous fournirez le fichier de simulation ainsi que les résultats.</p>			
Subtasks:			
Task # 11778: Terminer montage et simulation			Closed
Task # 11694: [ANNULEE] se renseigner			Closed
Task # 11704: Prise en main du logiciel et définition du besoin avec le client			Closed

History

#1 - 11/04/2019 08:54 PM - Nicolas MISBERT

- Target version set to Deuxième Itération 2019

#2 - 11/04/2019 08:55 PM - Nicolas MISBERT

- Assignee set to Nicolas MISBERT

- Story points set to 3.0

#3 - 11/05/2019 01:45 PM - Loic LUCOTTE

- Assignee changed from Nicolas MISBERT to Loic LUCOTTE

#4 - 11/05/2019 02:45 PM - Loic LUCOTTE

- Status changed from New to In Progress

#5 - 11/12/2019 05:40 PM - Loic LUCOTTE

- Status changed from In Progress to Feedback

#6 - 11/15/2019 02:08 PM - Vincent Daval

- Status changed from Feedback to Closed

#7 - 11/15/2019 02:19 PM - Zachary Schiano

Pourcentage de satisfaction 100%

Files

circuit_detection_defaut.jpg	70.7 KB	10/23/2019	Zachary Schiano
------------------------------	---------	------------	-----------------